

السؤال الأول: (8 درجات + 8 درجات + 10 درجات = 26 درجة).

- 1) عدد أصناف الدارة المتکاملة حسب عدد العناصر التي تحتويها وحسب نوع التغذية (دون شرح).
حسب عدد عناصر التي تحتويها:

دارات منخفضة التكامل SSI ، دارات متوسطة التكامل MSI ، دارات عالية التكامل LSI ، دارات عالية التكامل جداً VLSI ، دارات متکاملة فائقة التكامل ULSI.

حسب نوع التغذية: دارات متکاملة رقمية، دارات متکاملة تشابهية، دارات متکاملة مختلطة.

- 2) عدد مميزات دارة المؤقت .555

1. زمن التوقف عن العمل صغير.

2. تردد التشغيل الأعظمي حتى 500 KHz.

3. تيار خرج عالي بحدود 200 ميلي أمبير.

4. التوفيق الزمني من عدة ميكروثانية وحتى عدة ساعات.

5. يمكن ضبط الدور للنسبة أي نسبة النسبة الموجبة أو النسبة السالبة إلى الصفر.

6. الاستقرار تجاه تغيرات درجة الحرارة هو من رتبة 0.005% لكل درجة مئوية واحدة.

7. المخرج متافق تماماً مع الدارات الرقمية والمنطقية نوع TTL عند تغذيته بجهد 5 فولط فيمكننا استغلال هذا المؤقت لقيادة الدارات الرقمية TTL

8. يمكن تشغيله كمهتر أحادي الاستقرار يولد نبضة واحدة، أو كمهتر عديم الاستقرار يولد سلسلة غير منتهية من النبضات تتكرر بشكل دوري ومضبوط زمنياً بدقة.

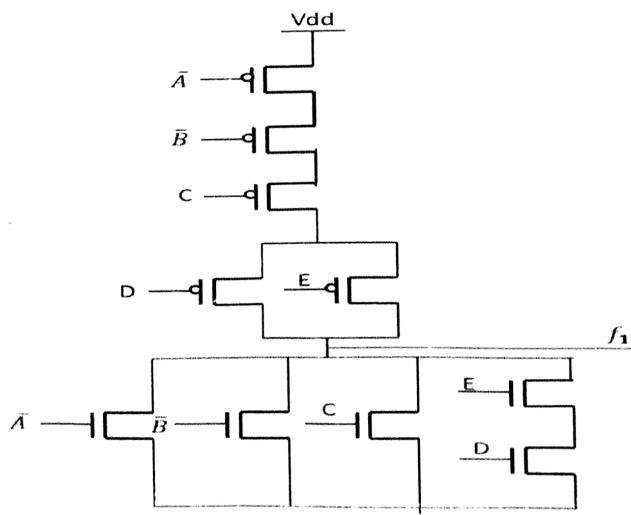
- (2) ارسم الدارة الالكترونية المكافئة لكل تابع من التوابع المنطقية التالية باستخدام ترانزستورات CMOS وباقل عدد مصادر.

$$f_2 = \overline{(A \cdot B + C)D + E} \quad , \quad f_1 = \overline{(\overline{A} \cdot \overline{B} + C)} + (\overline{D} \cdot E)$$

الحل

$$f_1 = \overline{(\overline{A} \cdot \overline{B} + C)} + (\overline{D} \cdot E) = \overline{\overline{A} \cdot \overline{B} + C} \cdot \overline{\overline{D} \cdot E} = (\overline{\overline{A} \cdot \overline{B}} \cdot \overline{C}) (\overline{\overline{D}} + \overline{E}) \\ = (A \cdot B \cdot \bar{C})(\bar{D} + \bar{E})$$

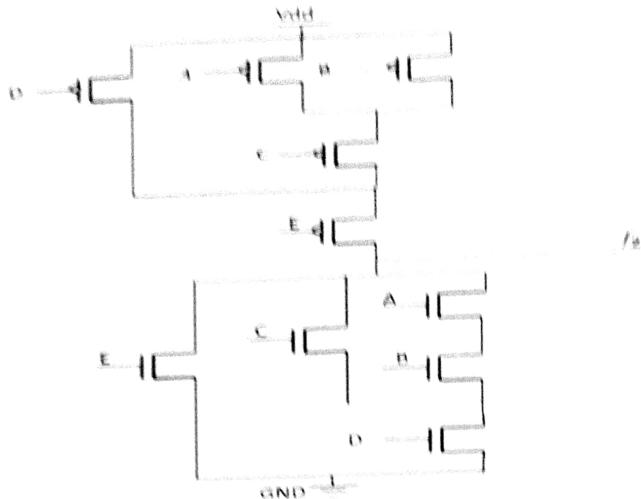
خمس درجات



خمس درجات $f_2 = \overline{(A \cdot B + C)D + E} = \overline{(A \cdot B + C)D} \cdot \overline{E} = \overline{((A \cdot B + C) + D)} \cdot \overline{E} = ((\bar{A} + \bar{B}) \cdot \bar{C} + \bar{D}) \cdot \bar{E}$ ب.

5

4



السؤال الثاني (18) درجة: ضع إشارة صحيحة أو خطأ مع تصحيح العبارة الخطأة.

- برجتان لكلمة صحيحة أو خطأ و درجة واحدة للتصحيح
1. عائلة ترانزistor TLL أكثر استهلاكاً للطاقة من عائلة ترانزistor CMOS. صحيحة
2. يستخدم ثانوي شوتكي في دارة 74H-TTL ليحقق ربع تيار عالي. خطأ
3. يستخدم المضاعف لاختيار إشارة واحدة من عدة إشارات على الدخل لتمريرها إلى مخرج واحد. خطأ (يستخدم المضاعف لاختيار إشارة واحدة من عدة إشارات على الدخل لتمريرها إلى مخرج واحد)
4. يستخدم الموزع في تقنية التجميع بالتقسيم الزمني TDM لإرسال معلومات من مصادر مختلفة على خط نقل واحد فقط . خطأ (يستخدم الناخب أو المضاعف في تقنية التجميع بالتقسيم الزمني TDM لإرسال معلومات من مصادر مختلفة على خط نقل واحد فقط)
5. يعمل فاك التشغيل على تفعيل خرج واحد معين اعتماداً على الدخل الثنائي. صحيحة
6. يغير قطب القادح لدارة الموقت 555 حالة القلاب إلى وضع الضبط Set عندما تصبح قيمته أكبر من $V_{cc}/3$. خطأ (يغير قطب القادح لدارة الموقت 555 حالة القلاب إلى وضع الضبط Set عندما تصبح قيمته مساوية أو أصغر من $V_{cc}/3$).
7. دقة التمييز لمبدل ADC ذي التقريب المتتالي غير الخطوي المكون من أربع خانات وبجهد مرجع 10V هي 0.625V. صحيحة

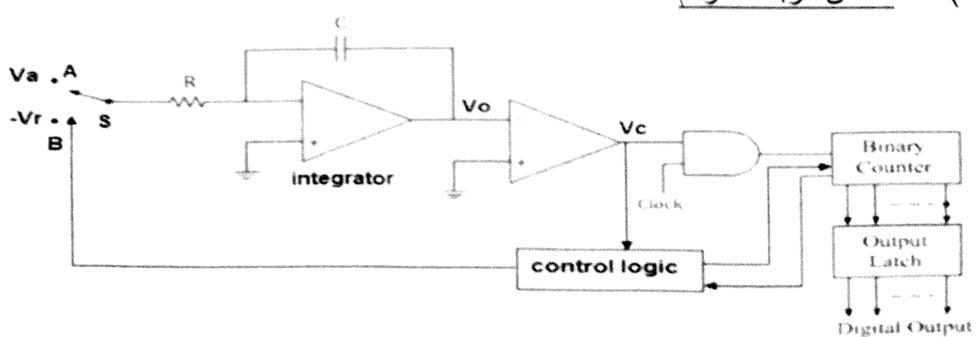
السؤال الثالث (15 درجة):

بفرض لدينا مبدل تشابهى رقمي ذو الميل المضاعف (ثانية الجبهة) يستخدم عدد 12-bit ومعدل نبضات الساعة 100KHz والجهد الم.cgi 10v بينما يكون جهد خرج المتكامل الأعظمي -8v ولدينا $c = 0.1\mu F$ و $R = 100K\Omega$ والمطلوب:

1. ارسم الدارة المكافئة لهذا المبدل.
2. أوجد معدل التبديل الأعظمى .
3. أوجد الزمن اللازم لتكاملة الجهد الم.cgi .
4. أوجد الترميز الست عشرى من أجل جهد عينة 2.5v.

الحل:

خمس درجات للرسم (1)



أربع درجات

(3) انطلاقاً من العلاقة :

$$f_{max} = \frac{1}{T_{2max}}$$

يكون زمن التبديل أعظمياً عندما يكون $V_r = V_a$ وبالتالي $T_{2max} = T_1 = T$ وهذا يعني:

$$T_{2max} = 2T_1 = 2 \times 2^n T_c = 2^{n+1} T_c$$

$$f_{max} = \frac{1}{T_{2max}} = \frac{1}{2^{n+1} T_c} = \frac{f_c}{2^{n+1}} = 12.2 \text{ Hz}$$

(4) من العلاقة التي تصف خرج المكامل:

درجتان

$$V_0 = -\frac{v_{ref}}{RC} \cdot t \Rightarrow t = -\frac{V_0 RC}{v_{ref}} = 8 \text{ msec}$$

درجتان

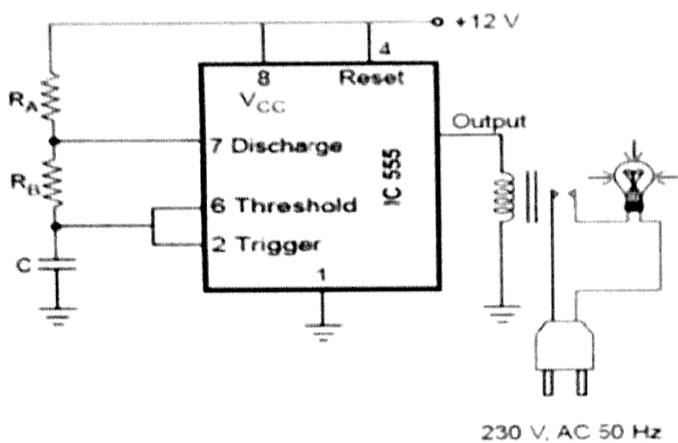
$$(5) \text{ من العلاقة: } \lambda = \frac{V_a}{V_r} 2^n = \frac{2.5}{10} \times 2^{12} = 1024$$

درجتان

وهذا ما يكفي بالترميز المست عشري 400

السؤال الرابع (21 درجة):

إذا كان لدينا دارة متعدد الاهتزاز عديم الاستقرار باستخدام مؤقت 555 المبينة في الشكل المجاور والمطلوب:



(1) ارسم البنية الداخلية لدارة 555 (مع وضع رقم كل قطب).

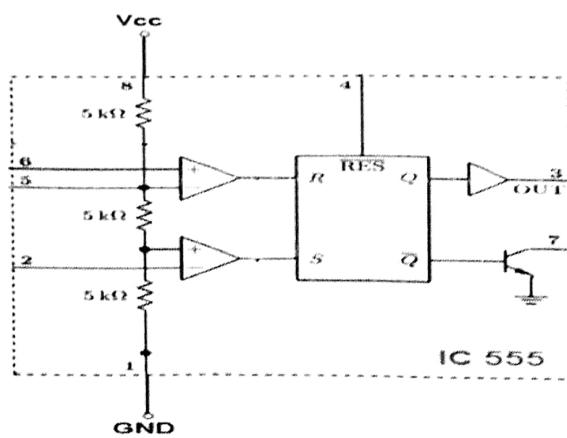
(2) استنتج علاقة دور النبضات لإشارة الخرج T

(3) أوجد قيم R_A و R_B من أجل أن تعمل الدارة على إضاءة المصباح لمدة 3sec وإطفائه لمدة 1sec علمًا أن $C = 0.1 \mu F$

(4) ما هو مجال دورة التشغيل التي يمكن الحصول عليها باستخدام هذه الدارة ولماذا.

الحل:

1/5 درجات



أربع درجات

(2) حساب T_1

نبأ من العلاقة العامة لشحن المكثف

$$V_c(t) = A + B \cdot e^{-\frac{t}{\tau_1}}, \quad \tau_1 = (R_A + R_B)C$$

6

X

✓

$$t \rightarrow 0, V_c(0) = \frac{1}{3}V_{cc} = A + B$$

$$t \rightarrow \infty, V_c(\infty) = V_{cc} = A$$

$$B = -\frac{2}{3}V_{cc}$$

$$V_c(t) = V_{cc} - \frac{2}{3}V_{cc} \cdot e^{-\frac{t}{\tau_1}}$$

نوعض بالزمن T_1

$$V_c(T_1) = \frac{2}{3}V_{cc} = V_{cc}(1 - \frac{2}{3} \cdot e^{-\frac{T_1}{\tau_1}})$$

$$T_1 = \tau_1 \ln(2) \approx 0.7(R_A + R_B)C$$

أربع درجات

حساب T_2 : نبدأ من العلاقة العامة لتفريغ المكثف

$$V_c(t) = A + B \cdot e^{-\frac{t}{\tau_2}}, \quad \tau_2 = R_B C$$

$$t \rightarrow 0, V_c(0) = \frac{2}{3}V_{cc} = A + B$$

$$t \rightarrow \infty, V_c(\infty) = 0 = A$$

$$B = \frac{2}{3}V_{cc}$$

$$V_c(t) = \frac{2}{3}V_{cc} \cdot e^{-\frac{t}{\tau_2}}$$

$$V_c(T_2) = \frac{1}{3}V_{cc} = \frac{2}{3}V_{cc} \cdot e^{-\frac{T_2}{\tau_2}}$$

$$T_2 = \tau_2 \ln(2) \approx 0.7R_B C$$

نوعض بالزمن T_2

درجاتان

$$T = T_1 + T_2 = 0.7(R_A + R_B)C + 0.7R_B C = 0.7(R_A + 2R_B)C$$

درجاتان

علاقة دور النبضات T

$$\text{duty cycle} = \frac{T_1}{T} = \frac{(R_A + R_B)}{(R_A + 2R_B)} = \frac{3}{4} \Rightarrow R_A = 4R_B \quad (3)$$

$$T_2 = 0.7R_B C = 1 \Rightarrow R_B = \frac{1}{0.7 \times 0.1 \times 10^{-6}} = 14.3 M\Omega$$

درجاتان

$$\Rightarrow R_A = 4R_B = 57.2 M\Omega$$

درجاتان

دورة تشغيل الدارة حتماً أكبر من 50% لأن

$$\text{duty cycle} = \frac{T_1}{T} = \frac{T_1}{T_1 + T_2}$$

(4)

مدرس المقرر: د.م. ريم العجي

T_1 حتماً أكبر من T_2

عميد كلية الهندسة الميكانيكية والكهربائية

أ.د.م. محمود الأسعد

